

創惟科技人才培育獎助學金

創惟科技人才培育獎學金，金額 NT\$400,000 元
人才需求條件(學歷、專長、論文主題及人數) 如下：

Digital IC Design Engineer

學歷：Master degree or PhD

專長：Digital IC Design

修習課程：Digital IC design / IC lab / IC design flow

論文方向：ASIC design / FPGA design / Methodology improvement for ASIC flow

需求人數： 2

Analog/Mixed-Signal IC Design Engineer

學歷：Master degree or PhD

專長：Analog IC Design

論文方向：high speed interface/PLL/RF/data converter/power management/ESD

需求人數： 2

Software development Engineer

學歷：Master degree or PhD

專長：Software Design

論文方向：Machine Learning / Operating System / Compiler / Computer Architecture /
Embedded System / Cryptography

需求人數： 2

有意申請者，請提供以下文件並 Email 至創惟科技人力資源部李孟樺先生
(recruit@genesyslogic.com.tw)信箱：

1. 個人簡介、履歷表
2. 在學成績單
3. 目前研究項目簡介

若有任何問題，請 Email 至創惟科技人力資源部李孟樺先生
(recruit@genesyslogic.com.tw)信箱，謝謝！